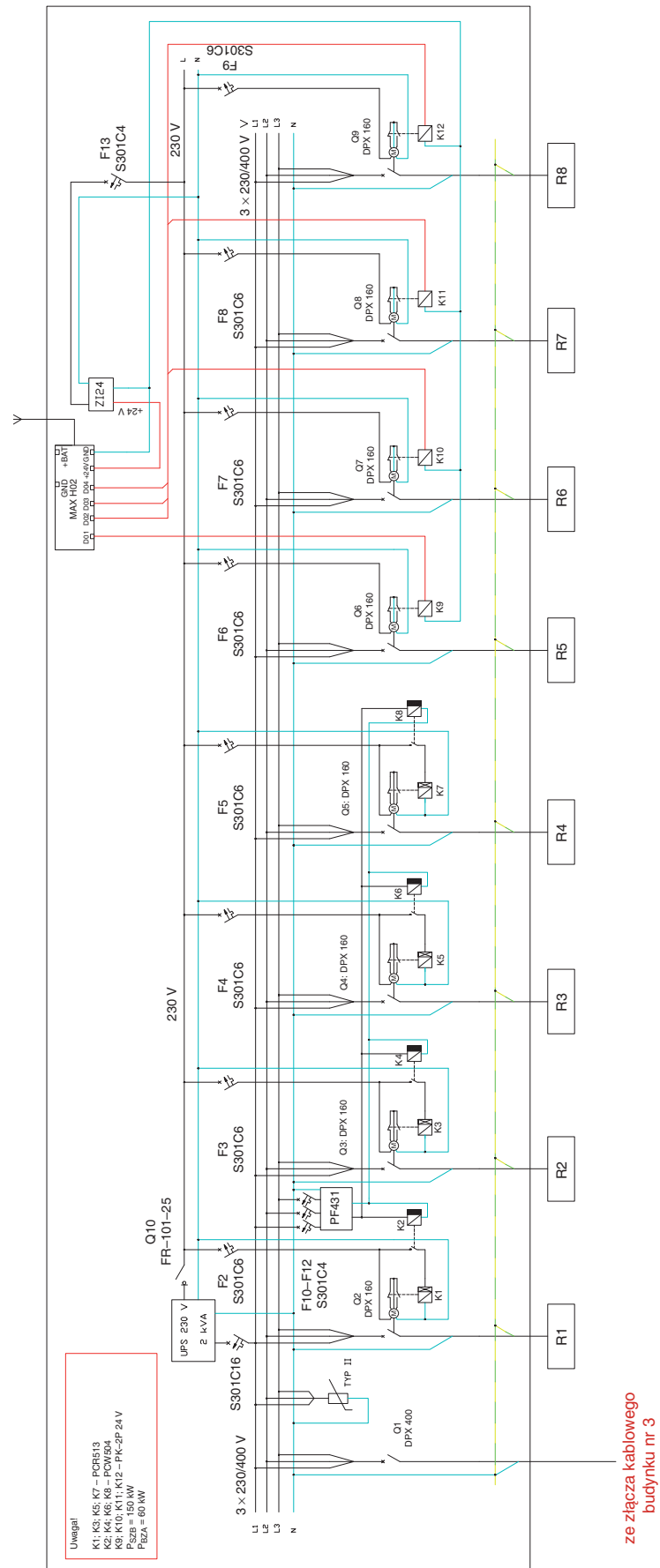




Rys. 3. Schemat ideowy rozdzielnic głównej budynku ze sterownikiem odbiorczym